**华芯通半导体(贵州省和QUALCOMM合资公司)2017校园招聘**

**一、公司简介：**

贵州华芯通半导体技术有限公司（以下简称"华芯通半导体"）是一家成立于2016年1月的高科技企业，由贵州省与美国高通公司共同出资建立。其中贵州省占比55%,高通占比45%。公司成立不久就吸收了许多从国内外一流高校毕业并在国内外领先半导体芯片企业工作多年的核心人才。目前已拥有员工50多名，所有技术人员均为大学本科以上学历，占员工总数的75%以上，硕士比例超过45%，博士比例超过20%。公司在贵阳、北京等地设立了研发和运营中心，位于上海和北美研发中心也在筹建之中。同时持续从行业知名企业以及一流高校吸收各方面人才，着力打造结构完整、技术能力出众、独特创新文化的研发团队。

华芯通半导体专注于设计、开发并销售供中国境内使用的中高端服务器芯片，提供完整和领先的软硬件一体化服务器解决方案，为云计算和大数据产业提供自主知识产权的上游支撑平台，形成独特的企业发展核心竞争力。

截至目前，华芯通已经已获ARM®v8-A架构授权,并与美国高通公司顺利完成第一批服务器开发平台的交接，运营进展顺利并取得阶段性成果，同时已经开始与客户进行接洽。

**二、战略和目标：**

华芯通半导体秉承“中国智慧，国际技术，中国市场”的战略指导思想，依托高通的先进技术，组建本地团队消化吸收，结合国际经验和本地智慧,长远立足于自主创新研发。同时，加强和中科院等校企合作，培养人才，联合科研并转化成实际生产力。

华芯通半导体致力于推动中国集成电路产业发展、提升中国芯片产业开发及设计能力，以及推动并实现中国“强芯梦”。目标五年内成为中高端服务器领域领先的芯片提供商，进入国内领先行列。

**三、校园招聘行程：**

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **城市** | **学校** | **日期** | **时间** | **宣讲地点** |
| 成都 | 电子科技大学 | 9月28日 | 14:00-17:00 | 清水河校区电子工程学院科研楼C204 |
| 武汉 | 华中科技大学 | 11月 | 待定 | 待定 |
| 西安 | 西安电子科技大学 | 10月12日 | 15:00-18:00 | 北校区阶梯J208教室 |
| 南京 | 东南大学 | 10月17日 | 18:00-21:00 | 九龙湖校区外国语学院报告厅 |
| 哈尔滨 | 哈尔滨工业大学 | 10月24日 | 18:30-20:30 | 活动中心410 |
| 贵阳 | 贵州大学 | 10月25日 | 14:30-17:30 | 北校区-小多媒体教室 |
| 北京 | 清华大学 | 10月28日 | 18:30-20:30 | 二教403 |

我们真诚邀请您加盟，华芯通半导体将为您提供一份可以作为毕生事业而奋斗的工作机会。
**请点击**[**http://campus.51job.com/hxt**](http://campus.51job.com/hxt) **关注最新校招信息并选择适合的职位进行简历投递，每人限投2个职位。(工作地点：北京、上海、贵安新区)**

* 接到参加笔试、面试通知:建议事先将三方协议、就业推荐表、成绩单复印件等备妥。

更多2017校园招聘信息，请关注我们的官方微信公众号”华芯通半导体”。

或者发送电子邮件到hrcampus@hxt-semitech.com,我们会及时解答您的问题。

**三、校园招聘流程**

**校园招聘信息发布（**请点各院校就业网、校园BBS等华芯通半导体链接**）+前程无忧招聘信息发布**

**→简历甄选**

**→宣讲会**

**→笔试（**请携带身份证准时在通知地点笔试**）**

**→初试（技术面试）**

**→复试（素质面试）**

**→录用签约**

**四、招聘职位：**

岗位1：芯片设计工程师（逻辑设计）

工作地点：北京、上海、贵安新区

岗位职责：参与高端服务器CPU芯片的研发。

岗位待遇：提供同行业有竞争力的薪酬体系以及与国际接轨的培训体系，提供国际化、开放的技术研发环境。

岗位要求：

1. 计算机、电子工程等相关专业，硕士研究生及以上学历；
2. 有数字逻辑设计和实际项目的经验，熟练使用Verilog语言，数字集成电路的设计流程和工具；
3. 有CPU或高主频芯片设计者优先；
4. 了解计算机体系结构或微体系结构原理及实现；

岗位2：芯片设计工程师(后端设计)

工作地点：北京、上海、贵安新区

岗位职责：从事大规模SoC芯片的物理设计工作。

岗位待遇：提供同行业有竞争力的薪酬体系以及与国际接轨的培训体系，提供国际化、开放的技术研发环境。

岗位要求：

1. 电子或计算机等相关专业，硕士研究生及以上学历；

2. 熟悉布局布线、时钟树生成、物理验证、静态时序分析、寄生参数提取，版图等物理设计流程，能够熟练使用主流后端EDA工具，并深入理解其各种参数设置和工作原理。

3. 具有65nm及以下工艺流片经验的，或者具有高速/低功耗电路后端设计经验的优先考虑；

4. 对技术有热情，具有良好的团队合作精神、沟通协作能力和敬业精神；

岗位3：芯片设计工程师(定制电路及模拟电路工程师)

工作地点：北京、上海、贵安新区

岗位职责：从事高主频处理器关键模块的定制电路设计。

岗位待遇：提供同行业有竞争力的薪酬体系以及与国际接轨的培训体系，提供国际化、开放的技术研发环境。

岗位要求：

1. 电子或微电子等相关专业，硕士研究生及以上学历；

2. 熟悉定制电路或模拟电路的流程及相关工具；

3. 具有65nm及以下工艺流片经验的，具有SRAM，寄存器堆，Cache，CAM定制经验的优先考虑；

4. 对技术有热情，具有良好的团队合作精神、沟通协作能力和敬业精神；

岗位4：芯片验证工程师

工作地点：北京、上海、贵安新区

岗位职责：承担高性能处理器的验证工作。

岗位待遇：提供同行业有竞争力的薪酬体系以及与国际接轨的培训体系，提供国际化、开放的技术研发环境。

岗位要求：

1.计算机或电子工程等相关专业，硕士研究生及以上学历，具有良好的计算机体系结构背景；

2.熟悉验证方法学，熟悉处理器验证流程以及主流验证工具；

3.熟悉System Verilog、Verilog、C和汇编语言，对操作系统内核、应用程序ABI以及指令集有一定了解，有相关语言编程和调试经验者优先；

4.有处理器及SOC芯片验证经验者的，或者熟悉大型仿真加速器工作经验的，或者有多片FPGA逻辑拆分经验的优先；

5. 动手能力强，有良好的团队合作意识，较强的沟通能力，以及敬业和钻研精神；

岗位5：软件开发工程师（Linux SDK）

工作地点：北京、上海、贵安新区

岗位描述:

负责华芯通面向数据中心服务器市场基于ARM的处理器上的Linux内核、设备驱动和SDK(软件开发工具包)开发。

岗位职责:

1. 参与华芯通基于ARM的处理器上的Linux设备驱动和操作系统的开发、移植工作；
2. 参与并将代码推进至开源社区；
3. 参与Linux SDK开发及发布；
4. 对SDK融入到多种Linux发行版中提供支持；

岗位要求:

1. 计算机科学、电子工程或自动化等相关专业，硕士研究生及以上学历；
2. Linux或UNIX操作系统的系统编程经验；
3. 良好的系统编程、Linux内核、设备驱动和工具链知识；
4. 较强的C/C++及汇编语言编程技能；
5. 熟悉git或cvs等源码配置管理工具；
6. 有底层Linux驱动开发经验者优先，熟悉以下两种或多种技术：PCIe/PCI、以太网、SATA、电源管理、USB、eSDHC/eMMC；
7. 熟悉以下任意处理器结构：ARM、X86或PowerPC，了解多核系统者优先；
8. 优秀的人际关系和沟通技能，良好的团队合作能力，良好的英语口语和读写技能，工作积极主动；

岗位6：软件开发工程师 （Linux应用软件）

工作地点：北京、上海、贵安新区

岗位描述:

该职位负责华芯通面向数据中心服务器市场基于ARM的处理器上的Linux系统应用软件开发。

岗位职责:

1. 开发运行在华芯通基于ARM的处理器上的数据中心Linux系统软件；
2. 开发基于数据中心和云计算开源架构的开源应用，并针对华芯通处理器进行性能优化；
3. 协同合作伙伴移植及优化系统应用并构建软件生态系统；

岗位要求:

1. 计算机科学、电子工程或自动化等相关专业，硕士研究生及以上学历；
2. Linux或UNIX操作系统的系统编程经验。
3. 较强的C/C++及汇编语言编程技能。
4. 熟悉git或cvs等源码配置管理工具。5. 有数据中心软件栈和应用开发经验，如DPDK/ODP, LAMP, Hadoop, OpenStack, KVM/LXC, IaaS/PaaS.

6.熟悉以下任意处理器结构：ARM、X86或PowerPC，了解多核系统者优先。
- 优秀的人际关系和沟通技能，良好的团队合作能力，良好的英语口语和读写技能，工作积极主动。

岗位7：软件测试工程师

工作地点：北京、上海、贵安新区

岗位描述:

该职位负责华芯通面向数据中心服务器市场基于ARM的处理器上的Linux驱动，SDK和系统应用软件测试工作。

岗位职责:

1. 开发自动化测试框架及测试环境。
2. 实现在驱动层、Linux SDK层和应用层的测试。
3. 分析测试结果并与开发工程师一起确定测试bug的根源。
4. 进行性能和基准测试。

岗位要求:
1. 计算机科学、电子工程或自动化等相关专业，硕士研究生及以上学历；

2. Linux或UNIX操作系统的系统编程经验。
3. 系统编程、Linux内核和应用开发经验。较强的C/C++、Python语言编程技能。熟悉源码配置管理工具，如git或cvs。

4. 自动化测试理论和脚本开发经验。

5. 熟悉设备驱动测试，集成测试和系统测试。

6. 优秀的人际关系和沟通技能，良好的团队合作能力，良好的英语口语和读写技能，工作积极主动。

岗位8：硬件参考板设计工程师

工作地点：北京、上海、贵安新区

岗位描述:

负责华芯通面向数据中心服务器市场基于ARM的处理器参考设计板工作。

岗位职责:

1. 开发华芯通ARM处理器的参考设计板。
2. 设计框图，原理图和PCB布局。
3. 验证和调试参考板。
4. 协调电路板制造商完成设计板的制造工作。
5. 发布相关的技术文档，包括流程级测试规范等。

岗位要求:
1. 计算机科学、电子工程或自动化等相关专业，硕士研究生及以上学历；

2. 高速模拟/数字电路设计和PCB布局实践经验。

3. 基于ARM的数字电路和数字接口设计经验，如DDR、Flash、PCIe, SATA等。

4. 熟悉原理图和PCB设计工具，如OrCAD。

5. 优秀的问题分析和解决能力。

6. 优秀的人际关系和沟通技能，良好的团队合作能力，良好的英语口语和读写技能，工作积极主动。